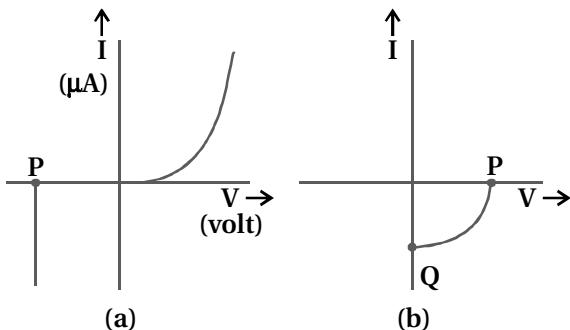


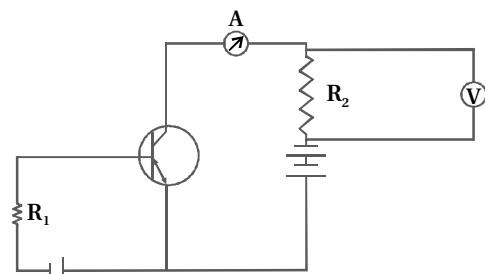
1. દશ્ય પ્રકાશનું ઉત્સર્જન કરતાં LED બનાવવા માટે તાત્ત્વિક અર્ધવાહકોનો ઉપયોગ કેમ ન કરી શકાય તે સમજાવો.
- તાત્ત્વિક અર્ધવાહકોમાં જે બેન્ડ ગેપ છે તે દશ્ય પ્રકાશના ઉત્સર્જન માટે પૂરતી નથી તેમનો ઉપયોગ કરી દશ્ય પ્રકાશનું ઉત્સર્જન કરતા LED બનાવી શકાય નહીં.

2.



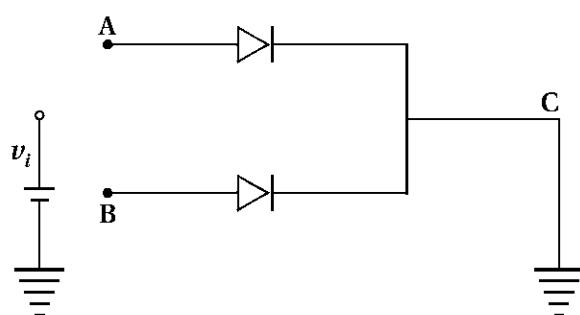
- (i) ઉપરોક્ત આકૃતિઓ પ્રમાણેની લાક્ષણિકતાઓ ધરાવતા ડાયોડના નામ આપો.
- (ii) આકૃતિ-1 માંનું બિંદુ P શું દર્શાવે છે ?
- (iii) આકૃતિ-2 માં બિંદુઓ P અને Q શું દર્શાવે છે ?
- (i) આકૃતિ-1 માંની લાક્ષણિકતા જેનર ડાયોડની છે જ્યારે આકૃતિમાંની લાક્ષણિકતા સોલર સેલ માટે છે.
- (ii) આકૃતિ-1 માંનું બિંદુ P, જેનર બ્રેક ડાઉન આગળનો રિવર્સ વોલ્ટેજ દર્શાવે છે (જેને જેનર વોલ્ટેજ પણ કહે છે.)
- (iii) આકૃતિ-2 માંનું બિંદુ P સોલર સેલ પરનો એવો ધન વોલ્ટેજ દર્શાવે છે જેના વડે મળતો પ્રવાહ, સોલર સેલ પર પ્રકાશના આપાત થવાથી મળતા પ્રવાહ જેટલો અને વિચુદ્ધ દિશામાં છે જેથી સોલર સેલમાંથી પસાર થતો પરિણામી વિદ્યુતપ્રવાહ $I = 0$ બને છે આવા વોલ્ટેજને Open circuit voltage કહે છે.
- આકૃતિ-2 માંનું બિંદુ Q, સોલર સેલને બેટરી વડે લાગુ પડતો વોલ્ટેજ શૂન્ય હોય તારે સોલર સેલ પર, ઓછામાં ઓછી થ્રેશોલ્ડ આવૃત્તિ જેટલી આવૃત્તિનો પ્રકાશ આપાત થવાથી (બેટરી વડે મોકલવામાં આવતા પ્રવાહની વિચુદ્ધ દિશામાં) મળતો વિદ્યુતપ્રવાહ દર્શાવે છે. આવા વિદ્યુતપ્રવાહને Short circuit current કહે છે.
3. 2.5 eV, 2 eV અને 3 eV જેટલી બેન્ડ ગેપ ડાયોડ ધરાવતા રેમિકન્ડકર્સ (અર્ધવાહકો)નો ઉપયોગ કરીને બનાવેલા અણ ફોટોડાયોડ D_1, D_2 અને D_3 પૈકી કયો ડાયોડ તેની પર આપાત થતાં 6000 \AA તરંગાંબાધવાળા પ્રકાશની પરખ કરી શકશે ?
- ફોટોડાયોડ પર આપાત કરેલા ફોટોનની ઊર્જા (E), તેની બેન્ડ ગેપ ઊર્જા (E_g), તેની વધારે હોય તો જ ફોટોડાયોડમાંથી પસાર થતા સંતુષ્ટ રિવર્સ કરન્ટમાં વધારો થાય છે (જેક્ષન પાસેના વિસ્તારમાં ઇલેક્ટ્રોન-લોલના જોડકાંઓ વધવાને કારણે ગૌણ વિદ્યુતભારવાહકોની સંખ્યામાં વધારો થવાથી) જે ફોટોડાયોડ સાથે બાબુ પરિપથમાં જોડેલા માઈક્રોઅમીટર વડે નોંધી શકાય છે.
- પ્રસ્તુત કિસ્સામાં,
- $$E = \frac{hc}{\lambda} = \frac{1242.19 \text{ (eV)} (nm)}{6000 \times 10^{-10} \times 10^9 \text{ (nm)}}$$
- $$\therefore E = 2.07 \text{ eV}$$
- આપેલા ફોટોડાયોડસ પૈકી D_2 માટે $E_g = 2 \text{ eV} \Rightarrow D_2$ માટે $E > E_g$ બને છે (બાકીના બે ડાયોડ્સ માટે $E < E_g$ બને છે) \Rightarrow માત્ર ડાયોડ D_2 , આપેલા પ્રકાશની પરખ કરી શકશે.

4.



ઉપરોક્ત આકૃતિમાં અવરોધ R_1 વધારવાથી ઓમીટર અને વોલ્ટમીટરમાં મળતાં અવલોકનો કેવી રીતે બદલાશે ?

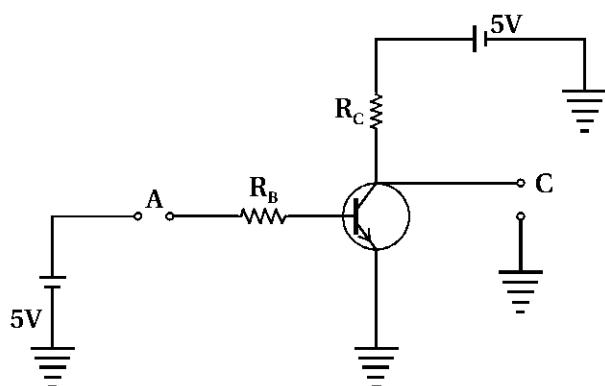
- અગ્રે ઈનપુટ પરિપथમાં અવરોધ R_1 વધારવાથી ઈનપુટ પ્રવાહ I_B ઘટે છે. હવે, કોમન ઓમીટર પરિપથમાં આઉટપુટ પ્રવાહ $I_C = \beta I_B$ હોવાથી I_B ઘટવાથી I_C ઘટે છે તેથી આઉટપુટ પરિપથમાં ઓમીટરમાં અવલોકન ઘટે છે. આમ થવાથી આઉટપુટમાં R_2 ના બે છેડાઓ વચ્ચેનો વોલ્ટેજ $I_C R_2$ પણ ઘટશે. ($\because I_C$ ઘટે છે) જેથી R_2 ને સમાંતર જોડેલા વોલ્ટમીટરમાં અવલોકન ઘટશે.
- 5. બે ઓટો ગેરેજ પાસે એક β કોમન ગેટ છે. બે માંથી કોઈ પણ એક ગેરેજમાં કાર આવે અથવા બંને ગેરેજમાં કાર એક સાથે આવે ત્યારે આ ગેટ ખૂલ્લી જાય તે માટે તેની સાથે ડાયોડસનો ઉપયોગ કરી બનાવેલો કયો પરિપથ વાપરવો જોઈએ ?
- OR ગેટ ધરાવતો પરિપથ વાપરવો જોઈએ કારણ કે તેમાં બે માંથી એક અથવા બંને ઈનપુટ "1" હોય ત્યારે આઉટપુટ "1" મળે છે. તેના માટેનો પરિપથ નીચે મુજબ છે :



- OR ગેટ માટે સત્યાર્થતા કોષ્ટક :

A	B	C (આઉટપુટ)
0	0	0
0	1	1
1	0	1
1	1	1

- 6. ટ્રાન્ઝિસ્ટરનો ઉપયોગ કરી બનાવેલ NOT ગેટનો પરિપથ તૈયાર કરો.



- ક્રિસ્ટો I :

$$A = 0 \text{ હોય ત્યારે } I_B = 0$$

$$\Rightarrow I_C = \beta I_B = 0$$

$$\text{હવે } V_{CC} = I_C R_C + V_{CE} \\ = 0 + v_0$$

$$\therefore v_0 = V_{CC} = 5 \text{ V}$$

\Rightarrow આઉટપુટની સ્થિતિ $C = 1 \Rightarrow C = \bar{A}$

■■■ **કિસ્સો II :**

$$A = 1 \text{ હોય ત્યારે } I_B = \text{max.}$$

$$\Rightarrow I_C = \beta I_B = \text{max.}$$

$$\text{હવે } V_{CC} = I_C R_C + V_{CE}$$

$$5 = 5 + V_{CE} \quad (\because I_C = \text{max.})$$

$$\therefore v_0 = V_{CC} = 0$$

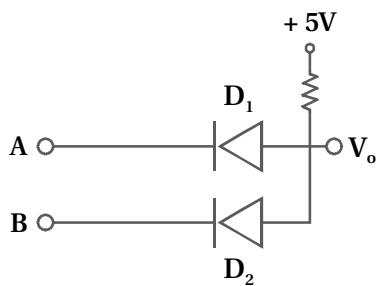
\Rightarrow આઉટપુટની સ્થિતિ $C = 0 \Rightarrow C = \bar{A}$

■■■ આમ, ઉપરોક્ત પરિપથ NOT ગેટની જેમ વર્તે છે.

A	C	\bar{A}
0	1	1
1	0	0

■■■ આમ, $C = \bar{A}$

7.

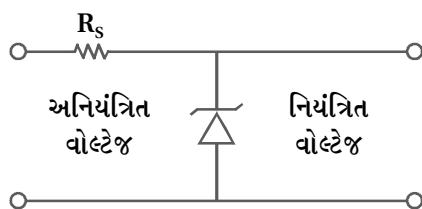


ઉપરોક્ત લોજિક ગેટનું નામ જાણવી તેના માટેનું દ્રોથ ટેબલ તૈયાર કરો.

■■■ ઉપરોક્ત લોજિક ગેટ AND ગેટ દર્શાવે છે કારણ કે તેમાં જ્યારે બને ઈનપુટ "1" હોય ત્યારે જ આઉટપુટ "1" ભણે છે. તેના માટેનું દ્રોથ ટેબલ નીચે મુજબ છે.

A	B	$V_0 = A \cdot B$
0	0	0
0	1	0
1	0	0
1	1	1

8.



ઉપરોક્ત વોલ્ટેજ નિયામક પરિપથમાં 3 V થી 7 V સુધી બદલાતા વોલ્ટેજને 5 V જેટલો અચળ બનાવવા માટે અવરોધ R_s નું મૂલ્ય સલામત કાર્યાવહી માટે કેટલું રાખવું જોઈએ ? અતે વપરાયેલા ફેનર ડાયોડનું પાવર રેટિંગ 1 W છે.

■■■ સ્વીતાનુસાર,

$$P = V_Z I_Z$$

$$\therefore (P)_{\text{max.}} = V_Z (I_Z)_{\text{max.}} \quad (\because V_Z = \text{અચળ})$$

$$\therefore 1 = 5 \times (I_Z)_{\text{max.}}$$

$$\therefore (I_Z)_{\text{max.}} = \frac{1}{5} = 0.2 \text{ A}$$

■■■ અતે,

$$v_i = I_Z R_S + V_Z$$

$$\therefore (V_i)_{\max.} = (I_Z)_{\max.} R_S + V_Z$$

$$\therefore 7 = 0.2 R_S + 5$$

$$\therefore R_S = \frac{7 - 5}{0.2} = \frac{2}{0.2} = 10\Omega$$